



	Aquarius R2R DAC	Pegasus R2R DAC	Draco R2R DAC
Zastrzeżona architektura R2R + DSD	Tak		
Układ DAC	w pełni symetryczny R2R 24 bity + DSD 6 bitów (32-poziomowy zestaw filtrów FIR)		w pełni symetryczny R2R 24 bity + DSD
Przetwarzanie DSP	procesor ARM + FPGA Altera Cyclone IV		
Rezystory	4 zestawy rezystorów (4x 132 szt.) o tolerancji 0,005%	2 zestawy rezystorów (2x 182 szt.) o tolerancji 0,005%	2 zestawy rezystorów (2x 138 szt.) o tolerancji 0,01%
Przełączniki 8-bitowe	16 na kanał	12 na kanał	8 na kanał
Oscylatory kwarcowe	2x stabilizowane termicznie (OCXO)	2x (45,1Hz i 49,1Hz)	2x (45,1Hz i 49,1Hz)
Zasilacz	low distortion, low noise		
Transformator	toroidalny, uzwojenia z miedzi monokrystalicznej		
Interfejs USB	zaawansowany MCU AMR STM32F446		
Sterownik USB	licencjonowany Thesycon dla platformy Windows (dla Mac i Linux sterowniki nie są wymagane)		
DSD	DSD64-DoP na wszystkich wejściach DSD1024 na wejściach USB i I <sup>2</sup> S		
PCM	24bity / 44,1, 48, 88,2, 96, 176,4, 192kHz na wszystkich wejściach 1536kHz na wejściach USB i I <sup>2</sup> S		
Tryb próbkowania	oversampling x16 (OS) / non-oversampling (NOS)	oversampling (OS) / non-oversampling (NOS)	
Wejścia cyfrowe	USB*1, AES/EBU*1, Optical*1, Coaxial*1, I <sup>2</sup> S*2	USB*1, AES/EBU*1, Optical*1, Coaxial*1, I <sup>2</sup> S*1	
Wyjścia analogowe	XLR*1, RCA*1		
Poziomy sygnału wyjściowego PCM (0dB@1KHz)(Vrms)	3,59V (XLR), 1,79V (RCA)		2,8V (XLR), 1,4V (RCA)
Poziomy sygnału wyjściowego DSD (0dB@1KHz)(Vrms)	2,66V (XLR), 1,33V (RCA)		2,0V (XLR), 1,0V (RCA)
Pasma przenoszenia	10Hz~58KHz	10Hz~60KHz	10Hz~85KHz
THD			0,0016% (XLR), 0,007% (RCA)
THD+N		0,002%	
THD (ważony)	0,001% (XLR), 0,01% (RCA)		
SNR (ważony)	128dB (XLR), 123dB (RCA)	123dB	126dB (XLR), 111dB (RCA)
Dynamika	>120dB		110dB (XLR), 119dB (RCA)
Kolory	srebrny/czarny		czarny
Obudowa	płyty aluminiowe - front 16mm, boki, 5,5mm, tył 3mm		blacha stalowa 2mm, płyta czołowa aluminium 16mm
Wymiary	330*300*60mm	280*250*50mm	280*250*50mm
Waga	5,8kg	3,9kg	3,9kg
Zalecany czas wygrzewania		1 tydzień - 24/7 (300h)	